

POSTECH

학부생 연구인턴 (DISU399A/D)



- 일정** 10/05(목) ~ 10/25(수) ① QR코드 / 링크를 통하여 온라인 신청서 제출
 ② 소속대학 혁신융합대학 사업단에 포스텍 겨울학기 학점교류 신청
 ※ 소속대학 혁신융합대학 사업단에 학점교류 신청 기간 확인 필수
- 10/31(화) ~ 11/13(월) 학생 선발 (온라인 면담 등 진행 예정)
- 11/17(금) ~ 11/19(일) 결과 발표 및 선발된 학생 대상 수강신청 안내
- 11/20(월) ~ 11/27(월) 2023-겨울학기 수강 신청
- 01/08(월) ~ 02/02(금) 포스텍 캠퍼스에서의 연구활동(예상일정)
 ※ 생활관 상황에 따라 시작일과 종료일이 변동될 수 있음



온라인 신청서 제출: QR코드 또는 링크 (https://bit.ly/POSTECH_DISU399_2023-W)

NO	담당교수	이메일주소 (@postech.ac.kr)	연구주제
1	강석형	shkang	딥러닝 기반 반도체 설계 자동화 연구 1. 딥러닝을 활용한 설계 결과 예측: 표준셀 배치 단계에서 딥러닝 모델을 통해 최종 설계 결과를 예측 2. 강화학습을 활용한 회로 최적화: 강화 학습으로 최적의 트랜지스터 크기를 정하기 3. 표준셀 배치 알고리즘 개발: 배선의 길이를 최소화 하는 표준셀 배치 방법 연구 외 1건
2	공병돈	bdkong	제1원리방법을 이용한 2차원 상변이 물질 연구
3	김병섭	byungsub	학생수준과 흥미에 맞추어 논의 후 결정 1. 고속 아날로그 Mixed-signal 회로 설계 및 메뉴얼 작성 2. 고속 clock 생성 보드 실험 메뉴얼 작성 3. SPI (또는 I2C) 회로 합성 및 메뉴얼 작성 외 5건
4	송호진	hojin.song	1. 밀리미터파/테라헤르츠파 통신/레이더용 RF 회로 설계 2. 딥러닝을 이용한 RF transformer 자동 설계 3. Analog/RF 기반 벡터 연산 회로 설계
5	신세운	seuns	아날로그 회로 설계 1. High Performance Amplifier 설계 2. Buck-Boost Converter 제어 3. Digital/Analog LDO 설계 4. BGR 설계
6	이문주	moonjoo.lee	1. 이온 트랩 양자컴퓨터를 위한 레이저 주파수 안정화 2. FPGA 기반의 양자컴퓨팅 실험 환경 조성 3. 양자컴퓨팅 칩 개발을 위한 반도체 공정 기술 연습
7	이병훈	bhlee1	1. reconfigurable 소자를 이용한 로직게이트 및 구동회로 2. 강유전체/반강유전소재 개발 및 응용소자 연구 3. MIM capacitor 분석 신기술 개발 연구
8	이영주	youngjoo.lee	1. Computer arithmetic HW #1: Posit multiplier design 2. Computer arithmetic HW #2: Matrix inversion hardware design 3. Computer arithmetic HW #3: Approximate divider design 외 4건
9	이정수	ljs6951	1. TCAD 시뮬레이션을 이용한 차세대플래시메모리 신뢰성 연구 2. 반도체소자를 활용한 고감도 바이오진단센서 제작 및 특성 분석
10	정윤영	ychung	1. 대규모 인공지능 구현을 위한 지능형 뉴로모픽 반도체 기술 2. 스마트 웨어러블 디바이스를 이용한 헬스케어 모니터링 및 음성 복원
11	최수석	choiss	1. Stretchable Color 및 Photonic Skin 기술 2. Stretchable Electronics (디스플레이 및 Stretchable E-Skin 기술) 3. Deformable 디스플레이 기술 설계 및 소자(Rollable, Bendable, Stretchable 등) 외 3건
12	홍원빈	whong	1. 위성 통신 대역 전파 거울 설계 2. 무선 집적 회로 내 초고속 신호 전송 수직 인터페이스 모델링 3. 초고주파를 활용한 Wafer 표면의 수분 함유량 검출 기술 설계 외 1건

문의처 POSTECH 혁신융합대학 사업단 054-279-5074, ohgeun@postech.ac.kr

